# 円筒系 GAA-MOSFET におけるソース・ドレイン間トンネル電流の 解析コンパクトモデル

#### Analytic Compact Model of Source-Drain Tunneling Current in

#### **Cylindrical Gate-All-Around MOSFET**

## 名大院工<sup>1</sup>, 立命大院工<sup>2</sup>, JST CREST<sup>3</sup> <sup>°</sup>程賀<sup>1,3</sup>, 宇野重康<sup>2,3</sup>, 中里和郎<sup>1</sup>

## Nagoya Univ.<sup>1</sup>, Ritsumeikan Univ.<sup>2</sup>, JST CREST<sup>3</sup> <sup>o</sup>He Cheng<sup>1,3</sup>, Shigeyasu Uno<sup>2,3</sup>, Kazuo Nakazato<sup>1</sup>

#### E-mail: cheng.he@c.mbox.nagoya-u.jp

背景: MOSFET におけるチャネル長が十数 ナノメートルに減少するのに伴い、非ドープシ リコンチャネルの Gate-All-Around (GAA) MOSFEST が、短チャネル効果(SCEs)を抑制す るための最も有望なデバイスの一つとして期 待されている。しかし、チャネル長が10ナノ メートル以下に減少すると、ドレイン誘起障壁 低下 (DIBL) の影響が顕著に表れるとともに、 7nm以下ではソース・ドレイン間のトンネル電 流も考慮する必要がある[1]。我々はすでに DIBL 効果を取りいれた GAA-MOSFET のコン パクトモデルを提案し、サブスレッショルド領 域におけるエネルギーポテンシャル分布とサ ブスレッショルド電流を精度よく解析的に表 せることを示した<sup>[2]</sup>。本研究では、ソース・ド レイン間トンネル電流を WKB 近似法に基づ いて計算する解析コンパクトモデルを提案し、 TCAD の計算結果と比較する。

近似手法: 円筒形 GAA-MOSFET のチャネル における閉じ込め面内の静電ポテンシャル分 布が二次関数であると仮定し、未定パラメータ  $\Delta U_{\rm G}$ の関係式で表す<sup>[3]</sup>。DIBL 効果を考慮する とき、 *AU* のチャネル長依存性を考え、チャ ネル内の静電ポテンシャル分布 w(r,z)は半径方 向とチャネル方向の関数で表すことができる。 また、サブスレッショルド領域では、チャネル 内の電荷密度が非常に小さいため電荷密度を ゼロとして近似した。そのため、チャネル内の w(r.z)をラプラス方程式により計算することが でき<sup>[4]</sup>、∂w(r,z)/∂z=0 という条件からチャネル 内の中心軸における静電ポテンシャル分布の ボトルネックの位置 zmax を計算することもで きる。さらに、チャネル中心軸におけるエネル ギーポテンシャル分布  $E_{0,1}(0,z)$ は  $E_{0,1}(0,0)$ と E0.1 (0, ZMAX)を通した二次関数を利用し、近似 的に表すことができる。最後に、二次関数で近 似したポテンシャル分布を WKB 法による透 過率の式に代入し、トンネル電流を解析式によ り表した。

結果: Fig.1 に示すように、二次関数で解析 的に得られた基底サブバンドのプロファイル は SILVACO TCAD による非平衡グリーン関数 法(NEGF)による数値計算結果と良く一致す ることが分かった。また、Fig.2 に示すように、 サブスレッショルド領域でのトンネル電流を表 した解析コンパクトモデルの *I*<sub>DS</sub>-*V*<sub>GS</sub> 特性は、数 値コンパクトモデルによるものと良く一致した。

- [1]R. Hosseini, et al., *International Journal of the Physical Sciences*, 7 (28), 19, 2012.
- [2]H. Cheng, et al., *TechConnect World 2014 Conference*. "Analytic Compact Model of Ballistic and Quasi-ballistic Cylindrical Gate-All-Around MOSFET Incorporating Drain-Induced Barrier Lowering Effect".
- [3]H. Cheng, et al., Jpn. J. Appl. Phys. 52, 04CN03, 2013.
- [4]B. C. Paul, et al., *IEEE Trans. Electron Devices*, 54, 7, 2007.



Fig.1. Comparison results of the lowest subband profile plot between the analytic model and NEGF simulation under different gate bias conditions.



Fig.2. Current characteristics in the subthreshold region form SILVACO NEGF and analytic compact model calculation.