GaInAsP/InP半導体薄膜分布帰還レーザの低しきい値動作 Low-threshold-current Operation of GaInAsP/InP Membrane-DFB Laser

東京工業大学 電気電子工学専攻¹ 量子ナノエレクトロニクス研究センター² [•]厚地 祐輝¹, 土居 恭平¹, 李 智恩¹, 渥美 裕樹¹, 平谷 拓生¹, 井上 大輔¹ 雨宮 智宏², 西山 伸彦¹, 荒井 滋久^{1,2}

¹Dept. of Electrical and Electronic Engineering, Tokyo Institute of Technology ²Quantum Nanoelectronics Research Center, Tokyo Institute of Technology ^OYuki Atsuji¹, Kyohei Doi¹, Jieun Lee¹, Yuki Atsumi¹, Takuo Hiratani¹, Daisuke Inoue¹ Tomohiro Amemiya², Nobuhiko Nishiyama¹, and Shigehisa Arai^{1.2} E-mail: atsudi.y.aa@m.titech.ac.jp, arai@pe.titech.ac.jp, http://www.pe.titech.ac.jp/AraiLab/

はじめに LSIの高性能化、小型化の将来的な限界を突破する有力な候補の一つとしてオンチップ光配線が挙 げられる[1]。我々はオンチップ光配線用光源として、半 導体薄膜分布帰還(DFB)レーザを提案・実現しており [2,3]、これまでに室温連続動作を実現してきた[4]。今回、 Si基板上DFBレーザの中で最も低いしきい値となる390 µAでの発振を実現したので、ご報告する。

結果 Fig. 1に今回作製したコア厚158 nmのSi基板上 半導体薄膜DFBレーザの構造図を示す。初期成長基板 は*n*InP基板上に分子ビーム成長法によって成長した GalnAsエッチストップ層(300 nm)、*u*InPエッチス トップ層(100 nm)、GalnAsコンタクト層(Be-doped, Au=8×10¹⁸ cm³, 50 nm)およびコア層からなる。コア 層は3層GalnAsP歪補償量子井戸(58 nm)および上 下の*u*InP表面保護層(50 nm)からなる。作製プロセ スは、ホスト基板を*n*InPからSilc変えた以外は以前に ご報告した通りであり[4]、3回の結晶成長と電子線描 画による表面回折格子形成を用いた[5]。

Fig. 2に作製したデバイスのSEM写真を示す。表面 回折格子深さa = 30 nm、回折格子周期/1 = 360 nm、 duty比 ~ 50%より、屈折率結合係数は κ = 2300 cm⁻¹ と見積もられる。

Fig. 3にストライプ幅 W_8 = 200 nm、共振器長L = 360 μ mの素子における光出力特性および電流電圧特性を示す。室温連続条件下において、しきい値電流h = 390 μ A、前端面からの外部微分量子効率 ρ_1 = 3.1% が得られた。低い外部微分量子効率は、共振器長に対して屈折率結合係数が非常に高い(κL = 82.8) ためと考えられる。今後は、20 μ m以下に短共振器化することにより、100 μ A以下の極低しきい値発振を目指す。

謝辞 本研究は、JSPS科研費(#24246061, #25709026, #21226010, #25420321, #13J08092)の援助により行 われた。

参考文献

- [1] D. A. B. Miller, *Proc. IEEE*, vo. 88, no. 6, pp. 728–749, June 2000.
- [2] T. Okamoto et al., *Electron Lett.*, vol. 37, no. 24, pp. 1455-1457, Nov. 2001.
- [3] S. Arai et al., *IEEE J. Sel. Top. Quantum Electron.*, vol. 17, no. 5, pp. 1381-1389, Sep. 2011.
- [4] K. Doi, et al., Proc. Int. Conf. Indium Phosphide and Related Materials (IPRM2013), WeD2-3, May 2013.
- [5] T. Shindo, et al., *IEEE Photon Technol. Lett.* vol. 25, no. 13, pp. 1282-1285, July 2013.



Fig. 1 (a) Initial wafer and (b) schematic structure of the membrane laser with Be-doped contact layer.

Ti/Au (n)	2Surface grating	Ti/Au (p)	Surfac	ce grating
SiO ₂	- Ye			-
всв	Laser stripe		SiO ₂	Laser stripe
Si su	bstrate	3 µm	15.1	ekv x6e. 500 nm

Fig. 2 A cross sectional SEM view of the fabricated device.



Fig. 3 Light output and V-Icharacteristics of the fabricated device.