## Ge<sub>1-x-y</sub>Si<sub>x</sub>Sn<sub>y</sub>/Ge<sub>1-x</sub>Sn<sub>x</sub>/Ge<sub>1-x-y</sub>Si<sub>x</sub>Sn<sub>y</sub>二重ヘテロ接合の

## 形成および結晶性評価

Formation and Crystallinity Characterization of

Ge<sub>1-x-y</sub>Si<sub>x</sub>Sn<sub>y</sub>/Ge<sub>1-x</sub>Sn<sub>x</sub>/Ge<sub>1-x-y</sub>Si<sub>x</sub>Sn<sub>y</sub> Double-Heterojunction

<sup>°</sup>福田雅大<sup>1</sup>、山羽隆<sup>1,2</sup>、浅野孝典<sup>1,2</sup>、藤浪俊介<sup>1</sup>、黒澤昌志<sup>1,3</sup>、中塚理<sup>1</sup>、財満鎭明<sup>1,3</sup>

(1.名古屋大院工、2.学振特別研究員、3.名古屋大エコトピア)

<sup>o</sup>M. Fukuda<sup>1</sup>, T. Yamaha<sup>1, 2</sup>, T. Asano<sup>1, 2</sup>, S. Fujinami<sup>1</sup>, M. Kurosawa<sup>3</sup>, O. Nakatsuka<sup>1</sup>, and S. Zaima<sup>1, 3</sup>

(1. Grad. Sch. of Eng., Nagoya Univ., 2. JSPS Research Fellow, 3. ESI, Nagoya Univ.)

E-mail: nakatuka@alice.xtal.nagoya-u.ac.jp

【はじめに】Si 系集積回路への光電子素子融合にむけて、Si プロセスと親和性の高い IV 族半導体によるレーザー素子が求められており、最近、Ge<sub>1-x</sub>Sn<sub>x</sub>/Ge ヘテロ構造によるレーザー発振が報告されている[1]。また、IV 族半導体レーザーのさらなる性能向上へむけて Ge<sub>1-x</sub>Sn<sub>x</sub>/Ge<sub>1-x-y</sub>Si<sub>x</sub>Sn<sub>y</sub> 接合が提案されている[2]。我々は前回、Si 組成 28%および Sn 組成 8%以上の Ge/Ge<sub>1-x-y</sub>Si<sub>x</sub>Sn<sub>y</sub> 接合においてバンド構造がタイプ I型となり、価電子帯端および伝導帯端の双方において 100 meV 程度の十分大きなオフセット量を実現できることを報告した[3]。一方、高い Si および Sn 組成を有する Ge<sub>1-x-y</sub>Si<sub>x</sub>Sn<sub>y</sub>/Ge<sub>1-x-y</sub>Si<sub>x</sub>Sn<sub>y</sub> 二重ヘテロ構造の詳細な結晶構造は未解明な点も多い。本研究では、Ge<sub>1-x-y</sub>Si<sub>x</sub>Sn<sub>y</sub> および Ge<sub>1-x</sub>Sn<sub>x</sub> による二重ヘテロ構造を作製し、その結晶性を評価した。

【試料作製】清浄化を施した p-Ge(001)基板上に、分子線エピタキシ法を用いて、Ge<sub>1-x-y</sub>Si<sub>x</sub>Sn<sub>y</sub>/Ge<sub>1-x</sub>Sn<sub>x</sub>/Ge<sub>1-x</sub>Si<sub>x</sub>Sn<sub>y</sub>/Ge<sub>1-x</sub>Si<sub>x</sub>Sn<sub>y</sub> 積層構造 (Sample-1) および比較のための Ge/Ge<sub>1-x</sub>Sn<sub>x</sub>/Ge 積層構造 (Sample-2) を作製した。Ge<sub>1-x-y</sub>Si<sub>x</sub>Sn<sub>y</sub>および Ge 層の膜厚は 30 nm とし、成長時の基板温度は 200 °C とした。Ge<sub>1-x-y</sub>Si<sub>x</sub>Sn<sub>y</sub>の設計 Si および Sn 組成はそれぞれ 33%および 9% とした。また、Ge<sub>1-x</sub>Sn<sub>x</sub> 層の膜厚は 15 nm、成長時の基板温度は 150 °C とした。Ge<sub>1-x</sub>Sn<sub>x</sub> の設計 Sn 組成は 9% とした。

【結果および考察】Sample-1の各層の成長後の反射高速電子回折(RHEED)パターンをFig. 1(a)-1(c)に示す。3層すべての成長後において、ストリーク状の回折パターンが観察され、比較的 平坦なエピタキシャル成長を確認できる。また、顕微ラマン分光測定の結果から、格子置換位置 のSi、Ge、およびSn組成は、それぞれ56%、33%、および11%と見積もられた(未掲載)。

次に、Sample-1およびSample-2のX線回折2次元逆格子空間マップ(XRD-2DRSM)を、それぞれ Fig. 2(a)および2(b)に示す。Ge<sub>1-x</sub>Sn<sub>x</sub> $\overline{22}$ 4回折のピーク位置から、両試料ともにGe<sub>1-x</sub>Sn<sub>x</sub>層が pseudomorphicに成長したことがわかる。Sample-1および2のGe<sub>1-x</sub>Sn<sub>x</sub>層のSn組成はほぼ同一であり、 それぞれ9.6%および9.4%と見積もられた。さらに、Sample-1に関しては、1層目および3層目の Ge<sub>1-x-y</sub>Si<sub>x</sub>Sn<sub>y</sub>層もpseudomorphicに成長したことがわかる。Sample-1についても、Sample-2と同様に 明瞭な干渉フリンジが見られることから、急峻な界面が形成されたことがわかる。以上の結果か ら、高いSiおよびSn組成のGe<sub>1-x-y</sub>Si<sub>x</sub>Sn<sub>y</sub>についても高品質な二重ヘテロ構造を形成できることがわ かった。

【参考文献】 [1] S. Wirths *et al.*, Nature Photonics **9**, 88 (2015). [2] G. Sun *et al.*, Opt. Exp. **18**, 19957 (2010). [3] 山羽 他、応用物理学会春季学術講演会、11a-D7-4 (2015).



Fig. 1. RHEED patterns of Sample-1 (a) after the 1st  $Ge_{1-x-y}Si_xSn_y$ , (b) the  $Ge_{1-x}Sn_x$  and (c) the 2nd  $Ge_{1-x-y}Si_xSn_y$  depositions.

