薄膜化した p-GaInAsP ベース層を有する 1.3-µm 帯 npn-AlGaInAs/InP トランジスタレーザの発振特性 Lasing Characteristics of 1.3-µm npn-AlGaInAs/InP Transistor Laser with Thinned p-GaInAsP Base Layer

⁰只野 翔太郎¹、吉田 匠¹、金子 貴晃¹、 西山 伸彦¹、荒井 滋久^{1.2} 東京工業大学 ¹電気電子工学専攻、²量子ナノエレクトロニクス研究センター

^oShotaro Tadano¹, Takumi Yoshida¹, Takaaki Kaneko¹, Nobuhiko Nishiyama¹, and Shigehisa Arai^{1,2} ¹ Department of Electrical and Electronic Engineering, ² QNERC, Tokyo Institute of Technology E-mail: tadano.s.aa@m.titech.ac.jp

はじめに

光通信の光源として利用されるレーザダイオー ドの変調速度を超える高速動作が期待される素子 として、トランジスタレーザ(TL)が提案されて いる[1]。これまで当研究室では、1.3 μm帯 TLの 室温連続発振を達成してきた[2]。今回、TLの *p*-GaInAsP ベース層を薄膜化することにより、良好 な発振特性を維持したまま電流増幅率を向上させ ることに成功したのでご報告する。

結果

Fig. 1 に作製した素子の構造を示す。*n*-InP 基板 上に AlGaInAs 歪補償 5 層量子井戸を成長し、メ サストライプ形成後に電流狭窄層となる埋め込み ヘテロ構造を形成した。次に活性層直上に *p*-GaInAsP ベース層、両脇に *p*⁺-GaInAs コンタクト 層を成長した。その後 *n*-InP コレクタ層、*n*⁺-GaInAs コンタクト層を成長し、コレクタメサ、ベースメ サおよび Ti/Pt/Au 電極の形成を行った。今回、*p*-GaInAsP ベース層膜厚を従来の 100 nm から 50 nm へと薄膜化した。

Fig. 2 に、作製した素子のベース接地におけるエ ミッタ電流-光出力($I_{\rm E}$ -P)特性を示す。ストライプ 幅 $W_{\rm S} = 1.3 \ \mu m$ 、共振器長 $L = 500 \ \mu m$ の素子にお いて、しきい値電流 $I_{\rm th} = 12 \ {\rm mA} (J_{\rm th} = 1.9 \ {\rm kA/cm^2})$ 、 両端での外部微分量子効率 $\eta_{\rm d} = 33\%$ 、微分抵抗 49 Ω を得た。

Fig. 3 にエミッタ接地におけるコレクタ/エミッ タ間電圧-コレクタ電流 (V_{CE} - I_C) 特性を示す。(a) は Fig. 2 の素子 (ベース層膜厚 50 nm)、(b)は *p*-GaInAsP ベース層膜厚 100 nm の素子であり、どち らも Ws = 1.3 µm, *L* = 500 µm である。ベース層膜 厚 50 nm の素子ではコレクタ電流が大きく増加し ており、これは、薄膜化により *p*-GaInAsP ベース 層における発光に寄与しないキャリアの再結合が 減少したためと考えられる。Fig. 3 より求められる 電流増幅率 β (= I_C/I_B) は(a)の素子で 0.14、(b)の素 子で 0.02 であり、ベース層薄層化により約7倍に 増加させることに成功した。今後、ベース層のバ ンドギャップを減少させ、エネルギー障壁を低く することにより、更なるコレクタ層へのキャリア 引き抜き量の向上が期待される。

謝辞:本研究は JSPS 科研費(#25709026,#15H05763)の援助により行われた。

参考文献









Fig. 3. V_{CE} - I_{C} characteristics; (a) This work $\beta = 0.14$, (b) Previous work $\beta = 0.02$.

- M. Shirao et al., *IEICE Electronics Express*, vol. 9, no. 23, pp. 1792-1798, Dec. 2012.
- [2] N. Sato et al., *IEEE J. Sel. Top. Quantum Electron.*, vol. 19, no. 4, 1502608, Aug. 2013.