## 4H-SiC PiN ダイオードの順方向通電劣化における 界面転位を起源とした積層欠陥の拡大と構造解析 Structural analysis of interfacial dislocations and expanded single Shockley-type stacking faults in forward-current degradation of 4H-SiC p-i-n diodes (国研)産総研<sup>1</sup>, (株)東レリサーチセンター<sup>2</sup>,昭和電工(株)<sup>3</sup>,富士電機(株)<sup>4</sup> <sup>°</sup>林 将平<sup>1,2</sup>,山下 任<sup>1,3</sup>,宮里 真樹<sup>1,4</sup>,宮島 將昭<sup>1,4</sup>, 先崎 純寿<sup>1</sup>,加藤 智久<sup>1</sup>,米澤 喜幸<sup>1</sup>,児島 一聡<sup>1</sup>,奥村 元<sup>1</sup> AIST<sup>1</sup>, Toray Research Center Inc.<sup>2</sup>, SHOWA DENKO K.K.<sup>3</sup>, Fuji Electric Co. Ltd.<sup>4</sup> <sup>°</sup>S. Hayashi<sup>1,2</sup>, T. Yamashita<sup>1,3</sup>, M. Miyazato<sup>1,4</sup>, M. Miyajima<sup>1,4</sup>, J. Senzaki<sup>1</sup>, T. Kato<sup>1</sup>, Y. Yonezawa<sup>1</sup>, K. Kojima<sup>1</sup>, H. Okumura<sup>1</sup> E-mail: shohei-hayashi@aist.go.jp

## 概要

1500℃以上の高温処理を必要とする SiC デバイスプロセスでは、ウェハに対して不均一な熱ス トレス(熱歪)が生じた場合に、基板内の基底面転位(BPD)を起源としてエピ/基板界面に界面転位 (ID)を形成することが報告されており[1]、バイポーラデバイスの順方向通電によりシングルショ ックレー型積層欠陥(1SSF)の拡大起源となることが示唆される。そこで本研究では、基板内の BPD を起源としてデバイスプロセス中に形成された ID の構造と 1SSF の拡大について調査した。 (a)

市販 4°オフ n 型 4H-SiC 基板 Si 面上に n<sup>+</sup>バッファ層、n<sup>-</sup> ドリフト層、p<sup>+</sup>アノード層を形成し、PiN ダイオードを作製 した。電流密度 25,300,1200 Acm<sup>-2</sup>を印加することで通電試 験を実施した後、電極を剥離し、フォトルミネッセンス(PL)、 X線トポグラフィ(XRT)を用いて 1SSF 及び転位位置を特定 し、ID と 1SSF 拡大起点付近を透過型電子顕微鏡(TEM)によ り断面および平面観察した。また、各層界面は走査型電子顕 微鏡(SEM)により特定した。

Fig.1 に示す XRT および PL 像において、異なるコントラ ストの BPD と隣接する位置に 1SSF が観察された。±[1100] に平行な BPD は層界面に沿って形成されていると考えら れ、(a)に示す明るいコントラスト(BC-)の ID においては ID の[1120]側に 1SSF、(b)に示す暗いコントラスト(DC-)の ID においては ID の[1120]側に 1SSF が形成された。1SSF 幅は 114 µm であり、厚さ 8 µm のドリフト層中に 1SSF が形成さ れている場合に相当することから、BC-ID はドリフト層よ り浅い位置、DC-ID はドリフト層より深い位置に形成され ていることが示唆された。そこで各 ID の断面を TEM 観察 した結果(Fig. 2)、(a)に示す BC-、(b)に示す DC-ID は表面か らそれぞれ 570 nm、8.4 µm の深さにおいて観察された。よ って BC-ID は p<sup>+</sup>/n<sup>-</sup>界面、DC-ID は n<sup>-</sup>/n<sup>+</sup>界面に形成され、深 さ位置の異なる ID が存在することが明らかになった。また、 平面 TEM 観察および XRT 分析結果から、ID はどちらもバ ーガースベクトルが 1/3[1120]の Si コア構造であることが 分かった。Fig.1 に示す 1SSF が拡大した電流密度は BC-、 DC-ID でそれぞれ 25、1200 Acm<sup>-2</sup> であり、BC-ID は DC-ID に対し浅い界面に形成されているため、低電流密度におい て 1SSF が拡大したと考えられる。

## 謝辞

本研究は、総合科学技術・イノベーション会議の SIP(戦略的イノベーション創造プログラム)「次世代パワーエレクトロニクス/SiC 次世代パワーエレクトロニクスの統合的研究開発」(管理法人:NEDO)によって実施された。本研究の一部は、九州シンクロトロン光研究センタービームライン 15 (SAGA-LS/BL015)、文部科学省委託事業ナノテクノロジープラットフォーム課題として、名古屋大学微細構造解析プラットフォームの支援を受けて実施された。 [1] M. Nagano, et. al., J. Appl. Phys. **108**, 013511 (2010).



Fig. 1. XRT with diffraction condition of  $\overline{1128}$  and PL with 420 nm band pass filter images of the area including 1SSFs originated from (a) BC- and (b) DC-IDs.



Fig. 2. Cross-sectional TEM images of (a) BC-and (b) DC-IDs.