# 1Xnm 世代の NAND 型フラッシュメモリにおける RTN によるデータ保持不良/回復現象への影響

### RTN Impact on Data-Retention Failure/Recovery Mechanism in Sub-20nm NAND Flash Memories 中央大理工, <sup>0</sup>溝口 恭史, 高橋 知紀, 竹内 健

# Chuo Univ., °Kyoji Mizoguchi, Tomonori Takahashi and Ken Takeuchi

## Email: mizoguchi@takeuchi-lab.org

### 1. はじめに

近年, NAND 型フラッシュメモリにおけるデータ保持特性は、メモリセルの微細化により電荷のデト ラップ及び RTN(Random telegraph noise)による V<sub>IH</sub>変動と関連があると議論されている。しかし、不良 現象はいまだに明らかにされていない。そのため本論文では、10nm 世代の TLC (3bits/cell) NAND 型フラッシュメモリにおける RTN によるデータ保持不良/回復現象と世代依存性について調査した[1]。 <u>2. RTN によるデータ保持不良/回復現象</u>

1Xnm(20nm 以下の第1世代)及び 1Ynm(20nm 以下の第2世代) TLC NAND 型フラッシュメモリにお けるデータ保持特性について調査した(図1)。図2にデータ保持時間0~21日におけるしきい値電圧(Vnn) 分布を示す。読み出し基準電圧(V<sub>REF</sub>)未満である不良セルの領域を領域 1, V<sub>REF</sub><V<sub>TH</sub><V<sub>REF</sub>+0.0625V であ る不良セルになりやすい領域(~5%のセル)を領域2と定義した。図3に示すように、負方向のRTNに よる VTH 変動(ΔVTH RTN)によりΔVTH RTN=-0.25Vの場合では全体のセルに比べて、領域1及び2のセル数 の割合の方が 5~8 倍多い。さらに領域 1,2 を含む全ての領域において, 正方向の RTN により大きく V<sub>TH</sub> が増加することが判明した。この現象を調査するために、データ保持後の V<sub>TH</sub> とΔV<sub>TH\_RTN</sub>の相関につい て評価する(図4)。VTHが低下しているセルのVTHは大きく増加し,回復する傾向がある。これは,読み 出し動作により電子が同じトラップサイトに再びトラップされることにより生じる。

図5に示すように、1Xnmに比べて、1Ynmの $\Delta V_{\text{TH}_{RTN}}$ が大きくなっている。図6に3 $\sigma$ のときの $\Delta V_{\text{TH}_{RTN}}$ におけるスケーリング傾向を示す。以前の 1Xnm 世代よりセルサイズの大きい世代に関する調査では 1/(W,L)<sup>0.24</sup> に比例すると報告されていた[2]。しかし、この結果より 1/(W,L)<sup>0.84</sup> に比例しており、微細化 による RTN の影響が急激に大きくなっていることが判明した。

#### 3. 結論

本論文では, 10nm 世代の TLC (3bits/cell) NAND 型フラッシュメモリにおける RTN におけるスケーリ ング傾向について調査した。その結果, ΔVTH RTN は 1/(W,L)<sup>0.84</sup> とともに増加し, 以前に報告されたスケ ーリング傾向に比べて厳しいことが判明した。

#### 謝辞

本研究は, JST, CREST の支援(グラント番号 JPMJCR1532)を受けたものである。有留誠一さんのご協 Data-retention (DR) time: 0 hour (★) 2 hour (◯) 4 hour (+) 1 day (◯) 7 days (◯) 21 days (▽) 力に深謝します。

#### 参考文献

