## 希釈窒化物半導体 GaInNAsSb 中の深準位欠陥の解析と制御

Analysis and Control of Deep-level Defects in Dilute Nitride Semiconductor GaInNAsSb

東大院工 1、東大先端研 2 ○何 軼倫 1、宮下 直也 2、岡田 至崇 1,2

School of Engineering <sup>1</sup> and RCAST<sup>2</sup>, the University of Tokyo

<sup>O</sup>Yilun He<sup>1</sup>, Naoya Miyashita<sup>2</sup>, Yoshitaka Okada<sup>1,2</sup>

E-mail: heyilun@mbe.rcast.u-tokyo.ac.jp

【はじめに】 希釈室化物半導体 GaInNAs(Sb) は、1.0 eV 帯のバンドギャップを実現できることから、4 接合太陽電池の第 3 セル材料として期待されている[1]。これまでに、i-GaInNAsSbを用いたn-i-p 接合太陽電池において、ポストアニールによるi層中の残留キャリア密度の減少と太陽電池特性向上との相関を見いだしてきたが[2-3]、そのメカニズムは明らかになっていない。本研究では、アドミッタンススペクトロスコピー法により、GaInNAsSb 中の深準位欠陥を解析し、アニールが及ぼす影響を調べた[4]。また、アニール温度の最適化により、深準位欠陥の制御を行った。

【実験と結果】 本研究では、分子線エピタキシー (MBE) 法を用い、Fig.1 に示すように、p-GaAs 基板上に *n-i-p* 構造の GaInNAsSb 太陽電池を作製した。試料を分割し、as-grown および窒素雰囲気中でそれぞれ 700°C, 750°C, 850°C で 10 分間アニールしたものを準備し、電極を形成した。

Fig.2 に印加バイアス V = -0.1 V におけるアドミッタンススペクトルを示す。As-grown サンプルでは、窒素起因の欠陥 EI が観測された。700°C アニールにより、EI の密度が  $5\times10^{14}$  cm<sup>-3</sup>

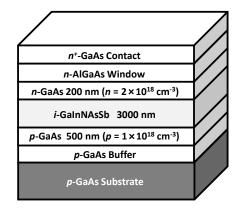


Fig.1 Schematic structure of the GaInNAsSb *n-i-p* junction solar cells

から  $3\times10^{13}$  cm<sup>-3</sup>  $^{-3}$   $^{-3$ 

【謝辞】本研究は、国立研究開発法人新エネルギー・産業技術総合開発機構 NEDO「高性能・高信頼性太陽光発電コスト低減技術開発」の委託の下で、また科研費(16K21007)の助成を受けて実施されたものであり、関係各位に感謝致します。

[1] D. J. Friedman et al., J. Cryst. Growth, **195** (1998) 409.

[2] N. Myashita *et al.*, *Prog. Photovolt: Res. Appl.* **24** (2016) 28.

[3] N. Myashita et al., Phys. Status Solidi A **214** (2017) 1600586.

[4] Y. He et al., PVSEC27, Otsu, Shiga, Japan, Nov. 2017

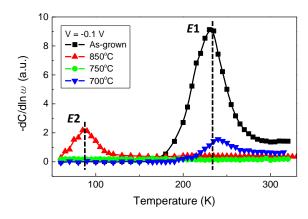


Fig.2 Admittance spectra of the as-grown and nitrogen annealed GaInNAsSb solar cells