## 2 次元層状 SnS の室温強誘電特性

## Room Temperature Ferroelectric Behavior of Two-dimensional SnS 東大工<sup>1</sup>,國立交通大<sup>2</sup><sup>O</sup>東垂水直樹<sup>1</sup>,川元颯巳<sup>1</sup>,西村知紀<sup>1</sup>,Wen-Hao Chang<sup>2</sup>,長汐晃輔<sup>1</sup> UTokyo<sup>1</sup>, NCTU<sup>2</sup>, <sup>o</sup>N. Higashitarumizu<sup>1</sup>, H. Kawamoto<sup>1</sup>, T. Nishimura<sup>1</sup>, W. -H. Chang<sup>2</sup>, K. Nagashio<sup>1</sup> E-mail: higashitarumizu@ncd.t.u-tokyo.ac.jp

2014 年に単層 MoS<sub>2</sub>の圧電素子が実証されたことに端を発し<sup>[1]</sup>,非点対称な結晶構造をもつ 2D 圧電材料の発電素子応用の研究が盛んに行われている. 単層 SnS は黒リンと同じパッカード構 造をもち伸縮性に優れていることから,圧電 *d* 定数は MoS<sub>2</sub>より 2 桁大きく PZT に匹敵する(*d*~145 pm/V)ことが理論的に予測されている<sup>[2]</sup>. さらに,圧電性のみの MoS<sub>2</sub>とは異なり, SnS は焦電性・ 強誘電性が予測されており<sup>[3]</sup>,発電応用にとどまらない様々なデバイスへの活用が期待される. し かしながら, SnS は Sn 原子の孤立電子対による強い層間力のため µm サイズの単層形成は実証さ れてこなかった. 我々はこれまでに緻密に制御した PVD 法によって高結晶な数層~単層の SnS を マイカ基板上に成長することに成功した<sup>[4]</sup>. 圧電・焦電性の十分条件である強誘電性の証明は意義 深いが, 2D 強誘電体においてはプローブ顕微鏡を用いた材料評価にとどまっておりデバイス実証 は殆ど行われていない. 本研究は, SnS の強誘電特性に関する実験的実証を初めて行った.

マイカ上に PVD 成長した単層 SnS において第二光調波(SHG)を検出し、分極構造を有することを確認した.半導体でもある SnS の分極反転に伴う微小な変位電流を検出するには金属界面との界面にショットキー障壁を形成し、チャネル部の伝導を抑制することが必要だと考えられる. そこで、マイカ上バルク SnS に仕事関数 Øn の異なる種々の金属電極を取り付けショットキー障壁

高さの 2 端子測定を行った. *o*mの大きな金属(Cu, Ni, Pd, Au)ではオーミックな ID-VD 特性が得られた のに対し, *φ*mの小さな金属(Al, Ag)では非線形な *I*D-VDが得られた(Fig.1). この結果は, p型半導体であ る SnS に対して fm の小さな金属電極を用いること でショットキー接合を形成できることを示唆して いる. Ag コンタクトを用いた数層~単層 SnS のデ バイスの室温における ID-VD 特性は、バルクとは異 なりある電界( $E = V_D/L_{ch} \sim 16 \text{ kV/cm}$ )で電流値のピー クをもっており,分極反転に伴い変位電流が流れる という強誘電体で観測される特性を示した(Fig. 2(a)). 変位電流であることを確かめるために印加電 圧の正・負側でそれぞれ2回ずつ掃引する Doublewave 測定<sup>[5]</sup>を行い、分極反転が起こる1回目の掃 引のみピークが生じ、分極の向きが維持される2回 目は生じない挙動を得た(Fig. 2(a)挿入図). さらに 強誘電体特性評価系で得られた分極ヒス (a) テリシス曲線(@RT,1Hz)はFig.2(b)に示す Q-Eのように強誘電体特有のヒステリシス

ループを示したことから SnS の室温強誘 電性を初めて捉えたと言える.本成果はナ ノスケールのスイッチング素子の実現な ど新奇デバイスへの活用が期待される.

W. Wu et al., Nature 514, 470 (2014). [2] R. Fei et al., Appl. Phys. Lett. 107, 1 (2015). [3] M. Wu and X. C. Zeng, Nano Lett. 16, 3236 (2016). [4] H. Kawamoto et al., 65<sup>th</sup> JSAP Spring Meeting, 20a-C202-8 (2018).
M. Fukunaga and Y. Noda, J. Phys. Soc. Japan 77, 064706 (2008).



**Fig. 1** (a) Photograph of mica substrate after the deposition of multiple metals with different  $\phi_{m}$ . Inset: two-probe device after the metal liftoff. The scale bar represents 10  $\mu$ m. (b) Band diagram of SnS and metals. (c)  $I_{\rm D}$ - $V_{\rm D}$  curves of bulk SnS with different metal contacts: Ag, Ni and Au.



Fig. 2 (a)  $I_D - V_D$  for Ag/SnS device with different applied voltages. Inset: double-wave measurement at 0–2 V (b) Ferroelectric hysteresis curve for Ag/SnS: current and charge versus nominal electric field.