【招待講演】基板バイアスを印加した薄膜 BOX-SOI SRAM における 重イオンソフトエラー:線状複数反転により100倍になった感受性

[Invited] Heavy-Ion Soft-Errors in Back-Biased Thin-BOX SOI SRAMs: Hundredfold Sensitivity due to Line-Type Multi-Cell Upsets

1. JAXA 宇宙研, 2. JAXA 研開, 3. 量研, 4. 三菱重工業 (株)

○ 小林 大輔 ¹, 廣瀬 和之 ¹, 伊藤 大智 ², 梯 友哉 ², 川崎 治 ², 牧野 高紘 ³, 大島 武 ³, 松浦 大介 ⁴, 成田 貴則 ⁴, 加藤 昌浩 ⁴, 石井 茂 ⁴, 益川 一範 ⁴

1. ISAS/JAXA, 2. R&D/JAXA, 3. QST, 4. MHI Ltd.

OD. Kobayashi¹, K. Hirose¹, T. Ito², Y. Kakehashi², O. Kawasaki², T. Makino³, T. Ohshima³, D. Matsuura⁴, T. Narita⁴, M. Kato⁴, S. Ishii⁴, and K. Masukawa⁴ E-mail: d.kobayashi@isas.jaxa.jp

第10回シリコンテクノロジー分科会論文賞という名誉ある賞を賜り、誠にありがとうございます. 受賞したソフトエラー(SE)に関する論文[1]について,以前発表した内容[2-5]とその後の進展[6-8] を合わせてご紹介します. SE は 50 年以上の長い歴史を持つため解決済みと誤解されることがあり ますが、実際には常に最前線の話題で、新しいデバイス(含む Beyond CMOS)が出る度に考えなけれ ばいけません. 一方の SOI 技術も長い歴史を持ち, 消費電力削減だけでなく SE 対策にも有利な技術 として教科書に載っています. こちらも最前線にあり続け,近年は埋め込み酸化膜 (BOX)を10 nm 程度に薄膜化したものが開発され、更にその下にウェル構造を埋め込み、柔軟な基板バイアス (V_B) 制御を実現しています.私共はそのような SOI デバイスに, 銀河宇宙放射線を模擬した重イオン放 射線を照射して SE を調べました.Fig. 1 は, 量研 (高崎) のサイクロトロンを使って 322-MeV Kr を SRAM に垂直照射した時の結果です. データが反転して SE を起こしたセル (黒四角) は $V_B = 0$ V で は少数が点状に分布しましたが、 $V_B = 2 \text{ V}$ では数が 100 倍近く増え線状に分布しました. 「絶縁膜に よる素子分離ゆえ SOI では線状反転が起きない」と言う通説に反した驚く結果でした。 統計的手法や 日本で初めての二光子吸収レーザー SE 試験装置 [9] を使って原理を探究し, 放射線が埋め込みウェ ルに電位変動をもたらし、それが BOX 容量を介してトランジスタを誤動作させたと結論しました. 「BOX がその下に発生した放射線由来の雑音を遮断するから SOI は SE に強い」という説明を更新す る時期が来たようです. 興味深いのは、この新しい SE が地上放射線を模擬した実験では認められて いない点です [10,11]. そこで原理を数式で記述し, 放射線の強さをパラメータに組み込んだ所 [6],

地上放射線では起きる可能性が著しく低いことを見出しました. 謝辞 本研究を大幅に進展させてくれた東大博士課程(当時)の井辻君とチョン君に感謝します. 参考文献 [1] Kobayashi, IEEE TNS 65(1) 2018. [2] 小林, 応物春 (2018) 18p-G203-2. [3] Chung, 応物春 (2018) 18p-A202-8. [4] Chung, 応物秋 (2017) 8a-A411-4. [5] 井辻, 応物秋 (2017) 8a-A411-5. [6] Chung, IRPS(2017) 4C.3. [7] Itsuji, IEEE TNS 65(1) 2018. [8] Chung, IEEE TDMR 18(4) 2018. [9] Itsuji, JJAP 56(4S) 2017. [10] Roche, IEDM(2013) 31.1. [11] Zhang, IEEE TNS 63(4) 2016.

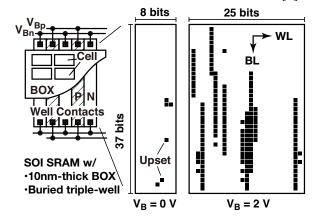


Fig. 1: Physical maps of upset cells after Kr irradiation, revealing line-type distributions for 2-V back bias (V_B) : $V_{Bn} = V_{DD} + V_B$, $V_{Bp} = -V_B$.