DC バイアス印加した共スパッタ法による $Mo_{1-x}W_xS_2$ の コンビナトリアル成膜

Combinatorial film deposition of Mo_{1-x}W_xS by co-sputtering with applying DC bias

^{_ 0}橋本 侑祐 ¹,石原 聖也 ^{1,3},日比野 祐介 ^{1,3},小柳 有矢 ¹,山﨑 浩多 ¹,

若林 整², 小椋 厚志¹(¹明治大,²東工大,³学振特別研究員)

°Y. Hashimoto¹, S. Ishihara^{1,3}, Y. Hibino^{1,3}, Y. Oyanagi¹, K. Yamazaki¹,

H. Wakabayashi², and A. Ogura¹

(¹Meiji Univ., ²Tokyo Tech, ³JSPS Research Fellow)

E-mail: ee51035@meiji.ac.jp

背景: Mo_{1-x}W_xS₂ は、遷移金属ダイカルコゲナイ ドに属する MoS₂ と WS₂ の混晶半導体であり、W 濃度(x)を調整することでバンドギャップ(*Eg*)を 制御できる。我々は共スパッタ法を用いて Mo₁₋ xW_xS₂ の作製を試みた。共スパッタ法は RF パワ 一の調整で容易に原料供給量を制御することが 可能である。また、基板ターゲット間距離の調整 によっても W 濃度を制御可能であり、多条件 Mo_{1-x}W_xS₂ 同時成膜の達成が期待される。本研究 では、DC バイアス印加した共スパッタ法を用い て Mo_{1-x}W_xS₂ を作製し、結晶性及び *Eg* を評価し た。

実験: RF マグネトロンスパッタ法を用いて、24.9 cmの間隔で配置した MoS_2 及び WS_2 ターゲット をそれぞれ RF パワー100 W で共スパッタし、 SiO2 基板上に 600 s 堆積させた。スパッタ時、硫 黄欠損を抑制するため[1]、基板に+60 V の DC バ イアスを印加した。スパッタ条件は、アルゴン分 圧 0.12 Pa、基板温度 250 °C で行った。基板は MoS_2 ターゲット中心からの水平距離 1.45~21.01 cm に 配置した。XPS 評価により、Mo-S 及び W-S 結合 を確認した。Mo3d、W4f、S2p 各ピークの面積比 を求めることで、W 濃度 x 及び硫黄濃度 S/(Mo+W)を決定した。分光エリプソメトリーか ら得た消衰係数 k を用いて Eg を算出した。

結果: Fig.1にW濃度xの基板ターゲット間距離 依存を示す。基板ターゲット間距離の調整により、 理論曲線通りにW濃度が制御されていることが 分かる。また、S/(Mo+W)は2.0以上であり、硫黄 欠損が抑制されていることが確認された。Fig.2 にEgのW濃度依存を示す。作製したMol₁-W_xS2 のEgはMoS2やWS2のバルクの文献値1.2,1.35 eVに比べ全体的に大きいことがわかる[2][3]。こ れは粒径が小さいことから量子効果が働いてい ることによると考えられる。また先行研究ではW 濃度が増加するにしたがって正のボーイングを 伴いながらEgが変化すると報告されているが[4]、 本研究では負のボーイングパラメータを示した。 これは粒径が基板ターゲット間距離に依存して いる可能性が考えられる。追加熱処理(PDA)後は 粒径が増大したことで量子効果が抑制され、全体的に Eg が低くなった。また試料間の粒径のばら つきが少なくなったことで、負のボーイングが抑 制された。



Fig.2 bandgap energy of as-deposited and post-deposition annealed Mo_{1-x}W_xS₂ films dependent W Concentration. **謝辞**:本研究は JSPS 科研費 16J11377、18J22879 及び JST CREST JPMJCR16F4 の支援を受けたも のである。

参考文献:

[1] Y. Hibino, et al., ECS Transactions 85, 531 (2018).

[2] G. L. Frey, et al., Phys. Rev. B 57, 6666 (1998).

- [3] A. Kuc, et al., Phys. Rev. B 83, 245213 (2011).
- [4] Z. Wang, et al., Sci. Rep. 6, 21536 (2016).