

Si ナノピラー構造の間隔制御することによる フォノン場制御とキャリア輸送特性に与える影響

Characteristics of Carrier Mobility and Phonon Scattering

by Controlling Spacing of Si Nanopillars in SiGe



東北大流体研¹, 東北大 AIMR², 産総研³, 東理大⁴, 東大生研⁵ ○(PC)大堀 大介¹,

久保山 瑛哲⁴, 村田 正行³, 山本 淳³, 野村 政宏⁵, 遠藤 和彦^{1,3}, 寒川 誠二^{1,2,3}

IFS, Tohoku Univ.¹, AIMR, Tohoku Univ.², AIST³, TUS⁴, IIS Univ. of Tokyo⁵, °Daisuke Ohori¹,

Hidesato Kuboyama⁴ Masayuki Murata³, Atsushi Yamamoto³, Masahiro Nomura⁵,

Kazuhiko Endo^{1,3}, Seiji Samukawa^{1,2,3}

E-mail: daisuke.ohori.a4@tohoku.ac.jp, samukawa@ifs.tohoku.ac.jp

【緒言】

近年の高度情報化社会の発達により IoT 社会が到来し、そのセンサ用自立電源では、低環境負荷な Si を用いた熱電変換素子が注目されている。Si 薄膜における熱電変換素子では、Si にナノ構造を形成することで、絶対性能指数(ZT)の向上が図られている[1]。しかしながら、ボールミルやミキサミリングでナノ材料を焼結し、ナノ構造を有するバルク材料を形成するために、ロット間での材料特性のばらつきが大きく再現性を得ることが困難であるという問題がある。そこで本研究では、間隔を制御した無欠陥 Si ナノピラーを Si_{0.7}Ge_{0.3} で埋め込むことで起こる、熱伝導率異方性とキャリア輸送特性に与える影響を検討した。

【実験方法および結果】

Si ナノピラー構造の作製には、バイオテンプレート極限加工技術を用いた。マスクには、分子量 2000、10000、20000 のポリエチレングリコールを装飾した酸化鉄内包蛋白質 Ferritin を使い、Ferritin の間隔を 25、40、60 nm、密度を 1.8×10^{11} 、 0.68×10^{11} 、 0.34×10^{11} /cm² で配置制御した。その後、中性粒子ビームエッチングによって高さ 90 nm、直径 14 nm の Si ナノピラー構造をノンドーブ SOI 基板上に作製した。さらに、熱 CVD 法を用いてノンドーブ Si_{0.7}Ge_{0.3} を Si ナノピラー構造に対してエピタキシャル成長させた。これらの試料に対して、電気伝導率の測定および 3 ω 法による熱伝導率測定を行った。

Table 1 に作製した Si ナノピラー/Si_{0.7}Ge_{0.3} 複合膜 (ピラー間隔: 25 nm、厚さ: 100 nm) の拡張 3 ω 法による面直方向および面内方向における熱伝導率を示す。この結果、3 ω 法により面直方向の熱伝導率 $\kappa = 1.6$ W/mK が得られた。これに対して面内方向の熱伝導率は $\kappa = 0.4$ W/mK と著しく小さな数値を示し、Si ナノピラー/Si_{0.7}Ge_{0.3} 構造の熱伝導率は Si バルクに比べて 1/350 という非常に小さくかつ異方性を示すことから作製したナノ構造によりフォノン場が制御できていることが示唆される。また、その時、電気伝導率はバルクに比べ向上する結果が得られ、フォノンとキャリアの独立制御の可能性を示していると考えられる。

Table 1. Anisotropic thermal conductivity and high hole mobility in 25 nm in spacing Si NP/Si_{0.7}Ge_{0.3} composite film.

	面直方向の 熱伝導率 (W/mK)	面内方向の 熱伝導率 (W/mK)
Si NP/SiGe 複合膜	1.6	0.4

Reference [1] S. K. Bux, et al., Adv. Funct. Mater **19**, 2445 (2009)