
一般セッション(口頭講演)| 13 半導体 | 13.5 デバイス／配線／集積化技術

[11p-Z09-1~15]13.5 デバイス／配線／集積化技術

山端 元音(NTT物性研)、多田 宗弘(NEC)、遠藤 和彦(産総研)

2020年9月11日(金) 12:45 ~ 17:15 Z09

△：奨励賞エントリー

▲：英語発表

▼：奨励賞エントリーかつ英語発表

空欄：どちらもなし

14:00 ~ 14:15

[11p-Z09-4][（再講演）11回シリコンテクノロジー分科会研究奨励賞受賞 記念講演] シリコン MOSトランジスタにおける電子スピン共鳴 下のチャージポンピング

○堀 匡寛¹、小野 行徳¹ (1. 静大電研)

キーワード：界面欠陥, チャージポンピング, EDMR