β-Ga₂O₃(001)表面のステップ-テラス形成およびエピタキシーへの応用

Thermal Stability of β-Ga₂O₃(001) Surface and Its Application to Epitaxial Growth

京工繊大工芸 ^O(M1)村上 翔平,(M2)關 裕介,岡田 有史,角野 広平

Kyoto. Inst. Tech., °Shohei Murakami, Yusuke Seki, Arifumi Okada, Kohei Kadono

E-mail: aokada@kit.ac.jp

ワイドギャップ半導体 β-Ga₂O₃ は絶縁破壊電界強度が高く,次世代パワーデバイスの材料とし て期待されている.しかしこの物質は n 型になる一方で p 型とするのはきわめて困難である. β-Ga₂O₃を用いた p-n 接合作製のアプローチとして, p 型の層に NiO を用いたヘテロエピタキシー がある.NiO/β-Ga₂O₃界面の欠陥を抑制するためには,様々な原子配列の基板において成長初期過 程の詳細に関する知見を得ることが重要である.基板表面はステップ-テラス構造を持っているこ とが理想であるが,β-Ga₂O₃は面方位によって安定性が異なり[1],最適な熱処理温度が異なる[2]. ここでは,(001)表面の熱処理条件および NiO 成長への応用の可能性を検討した.

Snドープβ-Ga₂O₃(001)ウエハをカットし,アセトンで洗浄した後,電気炉にて大気中で10~30h保持し,自然冷却した.NiOはNiの真空蒸着と酸化およびゾルゲル法[3]で作製した.試料表面は大気中の原子間力顕微鏡 (AFM)および超高真空での走査トンネル顕微鏡 (STM)で観察した。 表面近傍の組成や電子状態はX線光電子分光 (XPS)で測定した.また光吸収・発光スペクトルからバンドギャップおよび熱処理に伴うバルクの物性変化を調べた.

Fig. 1 に, 大気中 800 °C で合計 20 時間熱処理した β-Ga₂O₃(001)の AFM 像を示す. 挿入図に断

面プロファイルの一例を示すように、テラス上に 存在している粒子またはアイランドの高さはほぼ 一定であり、ステップ-テラス構造の生成を示唆し ていた.オフセット角が付いていない(201)面の場 合は400 ℃の熱処理で原子レベルで平坦なテラス が生成し、600 ℃でファセッティングが開始する 傾向にあったこと[2]に対し、この面方位では原子 の移動が起こりにくく、平坦な面の形成には高い 温度が必要であった.図中左下の挿入図にゾルゲ ル法で作製された NiO の一例を示す.作製方法に よらず、本研究の範囲内で得られた NiO は粒子状 となった.

References: [1] S. Mu, et al., APL Mater. 8, 091105
(2020); [2] A. Okada et al., Appl. Surf. Sci. 574, 151651 (2022). [3] Y. Kokubun et al., Appl. Phys. Express 9, 091101 (2016).



Fig. 1 An example of AFM image of β -Ga₂O₃(001) annealed at 800 °C in air for 20 h in total. Upper right panel: Cross-sectional profile along the line AB. Lower left panel: NiO-deposited surface via sol-gel method. The scale bar corresponds to 100 nm.