

Si クラスレート薄膜の Na 含有量と結晶歪みのヨウ素処理依存性 Effect of iodine treatment on Na contents and induced crystal strains of Si clathrate thin films

¹宮崎大工, ²宮崎大産・地連セ, ³岐大工 竹下博高¹, 境健太郎²,

原口智宏¹, 鈴木秀俊¹, 大橋史隆³, 久米徹二³, 福山敦彦¹, 野々村修一³, 碓哲雄¹

¹Univ. of Miyazaki Fac. of Eng., ²Univ. of Miyazaki CRCC, ³Gifu Univ. Fac. of Eng. H. Takeshita¹

K. Sakai², T. Haraguchi¹, H. Suzuki¹, F. Ohashi³, T. Kume³, A. Fukuyama¹, S. Nonomura³, T. Ikari¹

E-mail: tc14012@student.miyazaki-u.ac.jp

1 はじめに

ゲストフリーII型 Si クラスレート $\text{Na}_x\text{Si}_{136}$ ($x=0$) 結晶は、理論上約 1.8 eV にバンドギャップ(E_g)を持つ直接遷移半導で、さらに Ge との混晶は組成制御により理論上 1.2~1.9 eV の E_g 制御が可能であるため、将来の高効率多層薄膜太陽電池への応用が期待できる[1]。我々は最近 Si(111)基板上に Na をほとんど含まない II 型 Si クラスレート薄膜 (多結晶体) の合成に成功したが、膜にアモルファス質が存在し均質でなく、また Na の除去方法として用いるヨウ素(I_2)処理の適切な条件が不明であった。そこで本研究では、 I_2 処理条件の異なる試料を作製し、それぞれの Si クラスレート薄膜の結晶方位、歪み量、そして Na 含有量を測定し、適切な I_2 処理条件と膜を安定に形成させるための条件を調べた。

2 実験方法

II 型 Si クラスレート薄膜は Si(111)基板上に NaSi 前駆体を形成した後、真空中で熱処理を行うことにより作製した。更に I_2 処理を行うと Na 量を低減することができ、本研究では処理を 1,3,6 回行った 3 つの試料の薄膜断面に対して透過電子顕微鏡(TEM)法による格子像解析と走査 TEM-エネルギー分散型 X 線分析(STEM-EDX)による組成分析を行った。

3 結果と考察

組成分析の結果、 I_2 処理 1 回の試料からは Na が多く検出されたが 3 回以上行くと検出できないほどまで Na 含有量が減少した。これより、3 回以上で Na をほとんど含まない II 型 Si クラスレート薄膜、 $\text{Na}_x\text{Si}_{136}$ ($x<0.5$) が得られると考えられる。そこで、 I_2 処理 3,6 回の試料に対して異なる数ヶ所の Si 基板界面での格子像解析を行い Si クラスレート結晶粒内の歪の方向と量を算出した (I_2 処理 1 回の試料は膜質が悪く格子像解析が不可能であった)。Fig.1 に I_2 処理 3 回の試料の基板界面の Si クラスレート結晶の格子像と Na フリーII型 Si クラスレート結晶の計算機シミュレーションにより指数付けした回折図形を示した。Si 基板[111]に対して Si クラスレート [113]が Si 基板[422] 方向に約 4° 傾斜し存在していることが確認された。 I_2 処理 3,6 回の試料の各結晶粒内の歪み量はそれぞれ約 3.5, 3.0%以内であり、これより I_2 処理の回数を増やすと結晶粒内の歪み量が小さくなる傾向が見られた。

参考文献

[1] K. Moriguchi, *et al.*, Phys. Rev. B 62, 7138 (2000).

謝辞

本研究は JST-ALCA の一環として行われた。関係者の方々に深く感謝いたします。

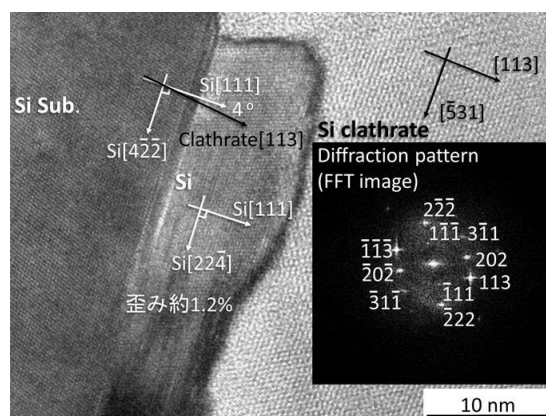


Fig.1 Lattice image and diffraction pattern of Si clathrate thin film at substrate interface (3 times I_2 -treated).